

Bolsista Mestre II

Desenvolvedor de projetos em FPGA

Vaga para projeto: 26277 - MARINHA/IPQM/STERNA

Local de Trabalho: Instituto de Pesquisas da Marinha – IPqM
Ilha do Governador - Rio de Janeiro

Descrição das atividades a serem desempenhadas:

Atuar no desenvolvimento de um de firmware na linguagem VHDL de um algoritmo de criptografia em FPGA; e
Desenvolver sistemas utilizando FPGA, aplicados a uma rede de Link de Dados Táticos.

Requisitos necessários:

- Experiência de 05 anos ou mais em desenvolvimento de projetos científicos;
- Conhecimento de software embarcados;
- Experiência de 05 anos ou mais na área de desenvolvimento de Link de Dados Táticos;
- Conhecimento de implementação de circuitos em FPGA, utilizando VHDL;
- Excelência nas habilidades de escrita para produção de documentos técnicos;
- Mestre há no mínimo 05 anos; e
- Disponibilidade de embarque;

Exigências do cargo/vaga:

- Curso de Engenharia Eletrônica e de programação;
- Mestrado em eletrônica
- Conhecimento em métodos numéricos;
- Conhecimentos nas linguagens: VHDL, C++ e Java; e
- Inglês avançado.

Informações adicionais

Local de trabalho: Instituto de Pesquisas da Marinha, Ilha do Governador;

Carga horária: 32h semanais; e

Salário: 10.750,00.

Os interessados deverão encaminhar currículo com pretensão salarial para raylsonmartins@fundep.ufmg.br entre os dias 03 e 10/10/2018.

No campo "Assunto" do e-mail informar: [26277] – Bolsista Mestre II - Desenvolvedor de projetos em FPGA.